



设计范例报告

标题	使用LinkSwitch™-PH LNK417EG设计的带有源纹波滤波器的高效率($\geq 85\%$)、高功率因数(> 0.9) 15 W LED驱动器 (非调光)
规格	90 VAC – 265 VAC输入; 30 V, 500 mA输出
应用	LED驱动器
作者	应用工程部
文档编号	DER-288
日期	2011年7月18日
修订版本	1.0

特色概述

- $I_{\text{RIPPLE PK-PK}} < 30\%$; 通过有源波纹滤波器电路实现
- 极高能效
 - 在115 VAC和230 VAC输入下均 $\geq 85\%$
- 元件数量少、印刷电路板占用面积小的低成本解决方案
 - 无需电流检测
 - 采用频率抖动技术, 使用尺寸更小、成本更低的EMI滤波元件
- 集成的保护及可靠性能
 - 输出开路/输出短路保护, 带自动恢复功能
 - 输入过压关断可扩展输入故障时的电压耐受范围
 - 更大迟滞的自动恢复热关断可同时保护元件和印刷电路板
 - 在电压缓升或跌落期间不会造成损坏
- 满足IEC 61000-4-5振铃波、IEC 61000-3-2 C级谐波和EN55015 B传导EMI要求
- 干净的单向启动 – 无输出闪烁
- 快速启动($< 100 \text{ ms}$) – 无可见延迟

Power Integrations

5245 Hellyer Avenue, San Jose, CA 95138 USA.

电话: +1 408 414 9200 传真: +1 408 414 9201

www.powerint.com

专利信息

此处介绍的产品和应用（包括产品之外的变压器结构和电路）可能包含一项或多项美国及国外专利，或正在申请的美国或国外专利。有关Power Integrations专利的完整列表，请参见www.powerint.com。Power Integrations按照在<http://www.powerint.com/ip.htm>中所述规定，向客户授予特定专利权利的许可。



Power Integrations, Inc.

电话：+1 408 414 9200 传真：+1 408 414 9201
www.powerint.com

目录

1	简介	5
2	装配后的电路板	6
2.1	参考板DER-284与有源波纹滤波器板	6
3	电源规格	7
4	电路原理图	8
5	PCB布局	9
6	说明	11
6.1	输入滤波	11
6.2	LinkSwitch-PH初级	11
6.3	偏置电源和输出过压检测	11
6.4	输出反馈	12
6.5	输出整流和滤波	12
6.6	有源波纹滤波	12
6.7	实现更高效率的设计考量	12
7	物料清单(BOM)	13
8	变压器规格	14
8.1	电气原理图	14
8.2	电气规格	14
8.3	材料	14
8.4	变压器结构图	15
8.5	变压器构造	15
9	变压器设计表格	16
10	性能数据	19
10.1	效率相对于输入和输出(LED灯串)电压的变化	19
10.1.1	30 V	19
10.1.2	27 V	19
10.1.3	33 V	19
10.2	调整	21
10.2.1	线电压调整	21
10.3	功率因数	22
11	谐波数据	23
12	波形	25
12.1	输入线电压和电流	25
12.2	漏极电压和电流	25
12.3	输出电压和纹波电流	26
12.4	输出纹波与效率	27
12.5	输出整流管电压和电流	28
12.6	输出短路时的输出电流和漏极电压	28
12.7	输出短路时的输出电流和输出电压	28



12.8	开路负载输出电压.....	29
13	输入浪涌	30
14	传导EMI	31
15	版本历史	35

重要说明：虽然本电路板的设计满足安全隔离要求，但工程原型尚未获得机构认证。因此，必须使用隔离变压器向原型板提供AC输入，以执行所有测试。

1 简介

本文档介绍的是一款隔离式、带功率因数校正的、极高效率LED驱动器（非调光），它可以在90 VAC到265 VAC的输入电压范围内为LED灯串提供30 V、500 mA（均额定）的驱动。该设计采用有源波纹滤波器，可将输出波纹降至30%以下。同时使用了参考板DER-284和有源波纹滤波器子板。

该LED驱动器采用了LinkSwitch-PH系列IC中的LNK417EG器件。该器件集成了控制器和725 V MOSFET，可大幅降低设计的复杂性和元件数量。

本文档包含LED驱动器规格、电路原理图、物料清单、变压器规格文件和典型性能特征。



2 装配后的电路板

2.1 参考板DER-284与有源波纹滤波器板

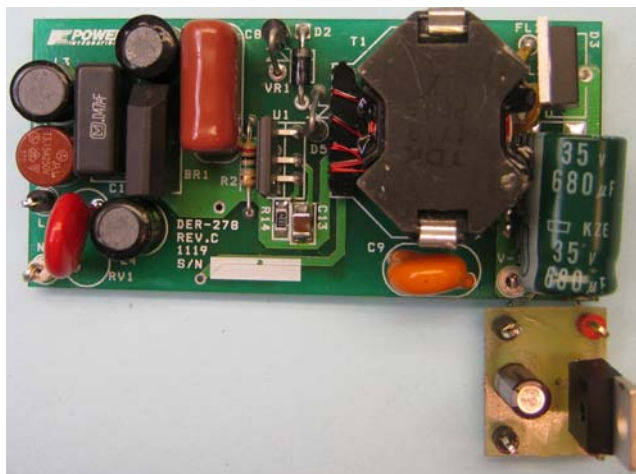


图1 – 参考板DER-284与有源波纹滤波器板（顶视图）

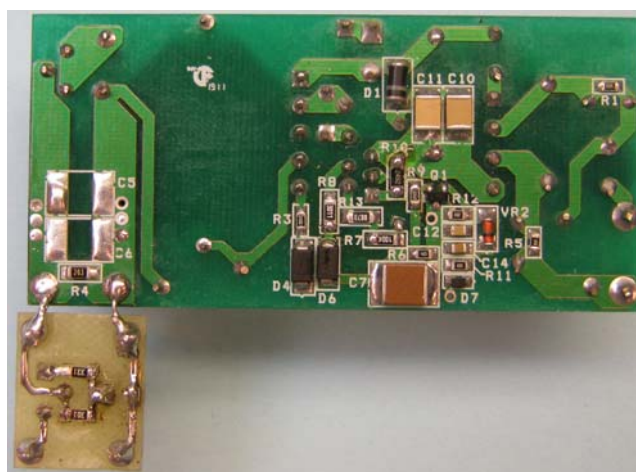


图2 – 参考板DER-284与有源波纹滤波器板（底视图）

3 电源规格

下表所列为设计的最低可接受性能。实际性能可参考测量结果部分。

说明	符号	最小值	典型值	最大值	单位	备注
输入 电压 频率	V_{IN} f_{LINE}	90 47	115/230 50/60	265 64	VAC Hz	双导线 – 无P.E.
输出 输出电压 输出电流 电流纹波PK-PK 总输出功率 连续输出功率	V_{OUT} I_{OUT} P_{OUT}	27	30 0.50 30 15	33	V A % W	平均输出电流的百分比
效率 满载	$\eta_{(115)}$ $\eta_{(230)}$	85 85			%	在 P_{OUT} 、25 °C、115 VAC条件下测得 在 P_{OUT} 、25 °C、230 VAC条件下测得
环境 传导EMI 安全 振铃波(100 kHz) 差模(L1-L2) 共模(L1-L2)		符合CISPR 15B / EN55015B 其设计符合IEC950 / UL1950 II类要求			2.5 kV	IEC 61000-4-5, 200 A
功率因数		0.9				在 $V_{OUT(TYP)}$ 、 $I_{OUT(TYP)}$ 和115/230 VAC条件下测得
谐波电流		EN 61000-3-2 Class C				在 $P_{IN} \leq 25$ W条件下, Class C限值与Class D限值相同
环境温度 ^a	T_{AMB}		40		°C	自然对流, 海平面

注释:

^a 在LinkSwitch-PH器件上添加一个小散热片可使电源工作于更高的环境温度。



4 电路原理图

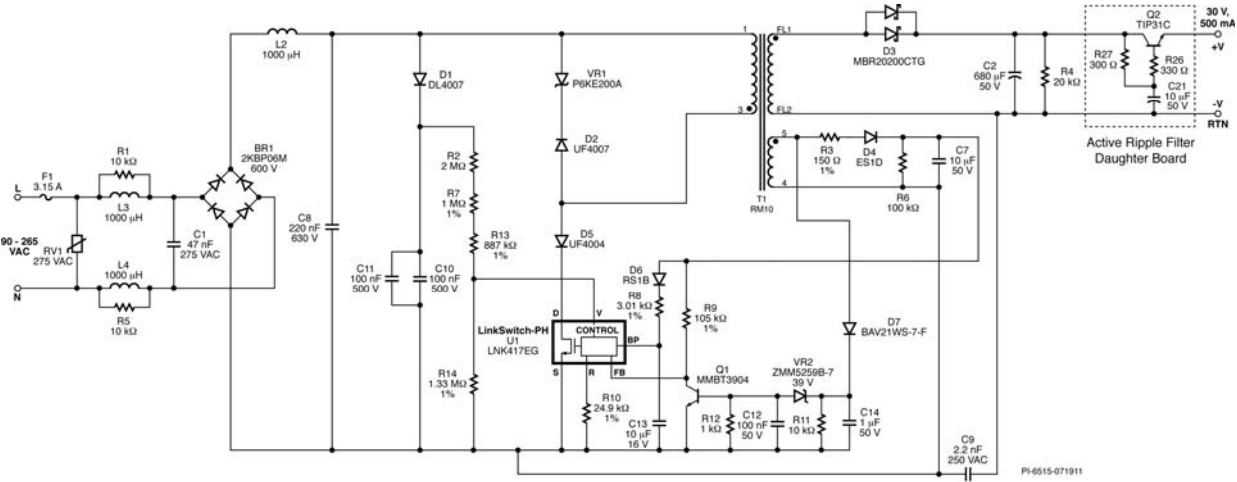


图3 – RD-284与有源波纹滤波器的电路图

注释：已将最初的陶瓷输出电容更换为单个680 μF电解电容



5 PCB布局

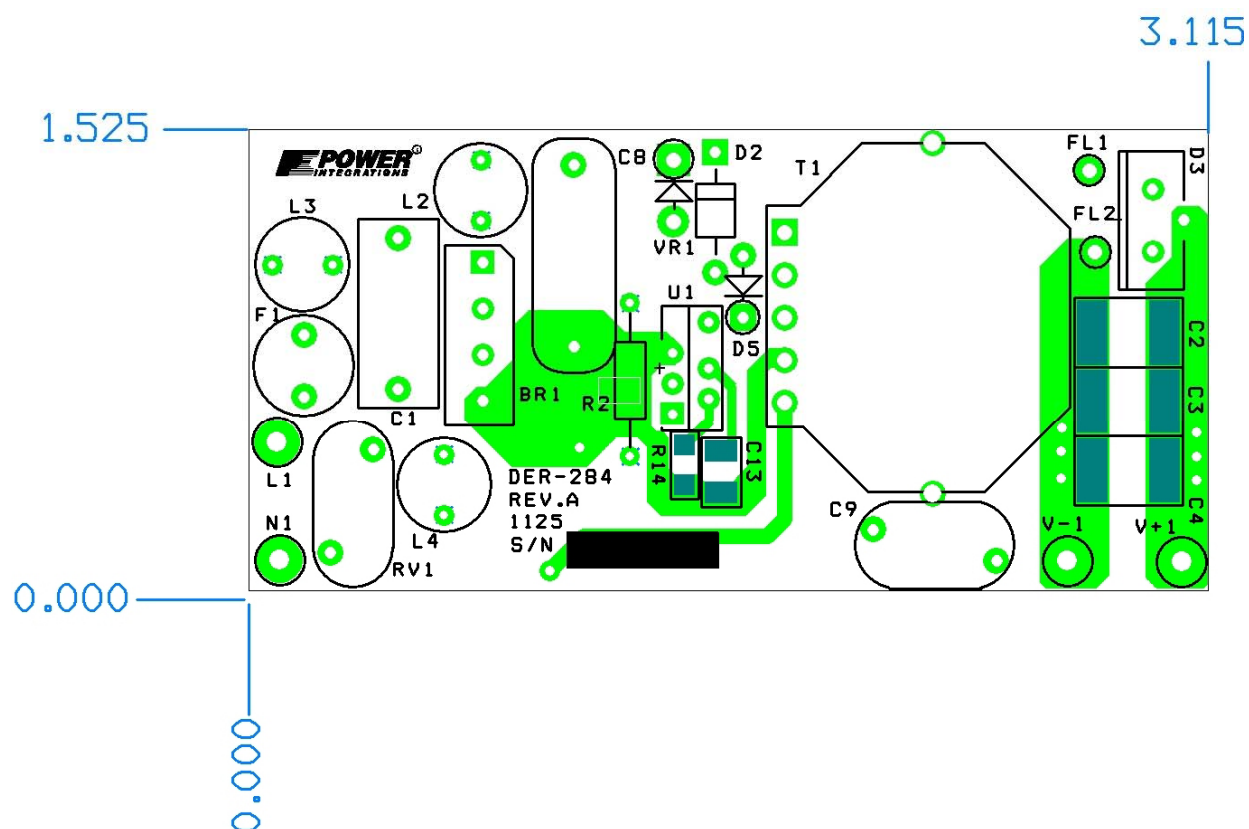


图4 – DER-284板PCB布局，顶视图

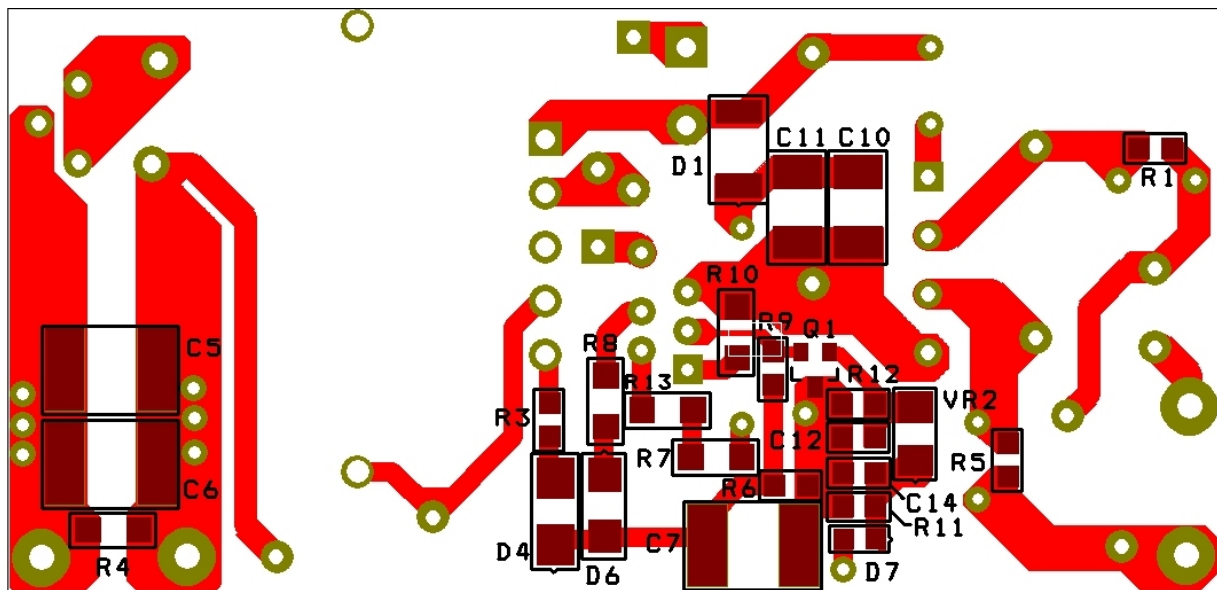


图5 – DER-288板PCB布局, 底视图

注释: 已将最初的陶瓷输出电容更换为单个680 μ F电解电容

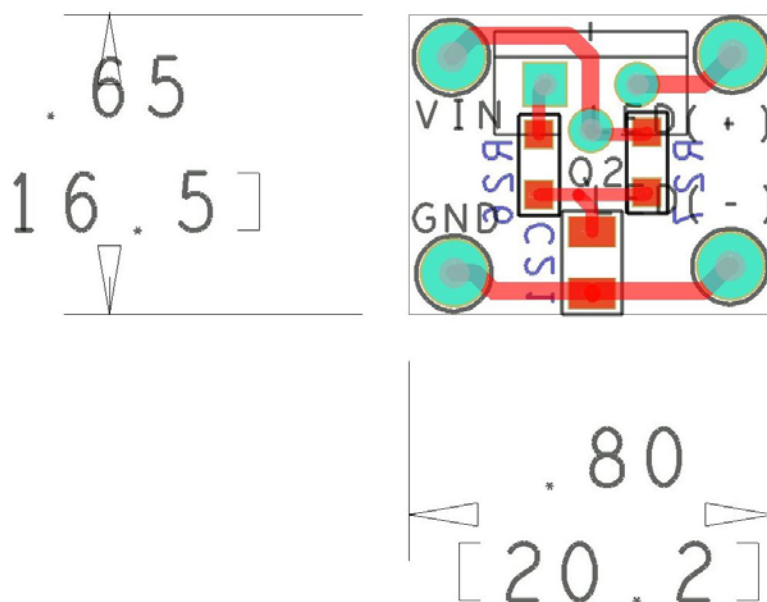


图6 – 有源波纹滤波器PCB布局



Power Integrations, Inc.

电话: +1 408 414 9200 传真: +1 408 414 9201

www.powerint.com

6 说明

LinkSwitch-PH器件将控制器和725 V MOSFET集成在一起，用于LED驱动器应用。LinkSwitch-PH采用单级连续导通模式反激式拓扑结构，提供初级侧调节的恒流隔离输出，同时使AC输入保持高功率因数。

6.1 输入滤波

保险丝F1保护输入，BR1对AC线电压进行整流。电感L2-L4、C1、R1和R5构成EMI滤波器，再加上C9（Y1安全）电容，可使设计符合EN55015B传导EMI限值。电容C8为初级侧开关电流提供低阻抗通道，为使功率因数保持在0.9以上，需要确保较低的电容值。

6.2 LinkSwitch-PH初级

二极管D1和高压SMD陶瓷电容C11及C10用于检测峰值AC线电压。此电压通过R2、R7和R13转换为电流并注入电压监测(V)引脚。器件也会利用此电流来设置输入过压/欠压保护阈值。IC使用V引脚电流和反馈(FB)引脚电流来控制LED平均输出电流。非调光设计要求在参考(R)引脚(R10)和V引脚(R2+R7+R13)上分别使用24.9 k Ω 电阻和3.9 M Ω 电阻。电阻R10还用于设置内部参考电压，以选择输入欠压阈值。本设计添加了电阻R14，以进一步改善线电压调整率，从而可在指定的整个输入电压范围内提供恒流输出。

二极管D2和VR1对漏极电压进行箝位，使其低于U1内部功率MOSFET的BV_{DSS}额定值(725 V)。二极管D5可阻止反向电流流经LinkSwitch-PH器件（即最小输入电容导致的结果）。

6.3 偏置电源和输出过压检测

二极管D4、D6、C7、R3、R6和R8构成初级偏置输入。在正常工作时，该电源通过D6和R8将IC工作电流馈入旁路(BP)引脚。电阻R3提供滤波以改善输出稳压，R6则充当最小负载。

电容C13为LinkSwitch-PH去耦。在启动期间，从与器件漏极(D)引脚相连的内部高压电流源将C13充电至约6 V。充电后，C13中储存的能量用于器件工作，直到输出和偏置绕组电压上升且可通过R8供电。

负载断开/过压关断功能由D7、C14、R11、VR2、C12、R12和Q1提供。偏置绕组的二次电压用于减小由C7较大值（相对C14）引起的延迟。如果LED输出负载被切断，输出电压（进而C14上的偏置绕组电压）将升高。一旦该值超过VR2的额定电压值与Q1的V_{BE}值之和，Q1将被偏置，同时下拉FB引脚。当进入U1的FB引脚的电流低于I_{FB(AR)}时，器件进入自动重新启动模式，从而限制输出电压。电阻R11和C12提供滤波，R12设定在Q1导通时的齐纳二极管电流。



6.4 输出反馈

来自初级偏置绕组的电流与输出电压比例，将通过R9注入到FB引脚。此信息与输入线电压和漏极电流一起用于维持恒定的输出电流。

6.5 输出整流和滤波

二极管D3对次级绕组进行整流，电解电容C2对输出进行平滑。本设计选用一个20 A、200 V肖特基二极管来提高效率。可选电阻R4提供最小负载，确保LED电流能够在AC断电（作全面测试）时减小。

6.6 有源波纹滤波

电阻R27和C21对波纹电压进行滤波。将R27/C21网络的转折频率设定在线电压频率之下，以降低输出端上的120 Hz线电压频率纹波。电阻R26用于限制在输出短路期间流入晶体管的基极电流。

消除大纹波所带来的好处并非毫无代价。晶体管Q1在阻隔输入端的AC线电压纹波的同时散热。散热量由即将被抑制的纹波量确定。

6.7 实现更高效率的设计考量

下列更改依据标准RD-195作出，以便获取更高效率。

- 采用更大型号的LinkSwitch-PH器件（LNK417EG，之前为LNK416EG）。
- 改用20 A肖特基输出二极管，之前为4 A。
- 磁芯尺寸由RM8增加为RM10，以降低绕组电流密度（以及降低绕组损耗）。
- 取较高的电解电容值(680 μ F)，以降低有源纹波滤波器电路中Q2上的功耗（并实现<30%的纹波电流）。



需要了解更多信息？

使用您的智能手机和来自的
www.neoreader.com的免费软件
(或任何其他来自您智能手机应用
程序商店的免费QR码阅读器)
即可连接到我们网站上的相关内容。



Power Integrations, Inc.

电话：+1 408 414 9200 传真：+1 408 414 9201
www.powerint.com

7 物料清单(BOM)

项	数量	参考序号	说明	生产商型号	生产商
1	1	BR1	600 V, 2 A, 桥式整流管, 玻璃钝化	2KBP06M-E4/51	Vishay
2	1	C1	47 nF, 275 VAC, 薄膜, X2	ECQU2A473ML	Panasonic
3	5	C2	680 μ F, 35 V		United Chemi-con
4	1	C7	10 μ F, 50 V, 陶瓷, X7R, 2220	C5750X7R1H106M	TDK
5	1	C8	220 nF, 630 V, 薄膜	ECQ-E6224KF	Panasonic
6	1	C9	2.2 nF, 陶瓷, Y1	440LD22-R	Vishay
7	2	C10, C11	100 nF, 500 V, 陶瓷, X7R, 1812	VJ1812Y104KXEAT	Vishay
8	1	C12	100 nF, 50 V, 陶瓷, X7R, 0805	ECJ-2YB1H104K	Panasonic
9	1	C13	10 μ F, 16 V, 陶瓷, X5R, 1210	C1210C106K4PACTU	Kemet
10	1	C14	1 μ F, 50 V, 陶瓷, X7R, 0805	08055D105KAT2A	AVX
11	1	C21	10 μ F, 16 V, 铝电解		United Chemi-con
12	1	D1	1000 V, 1 A, 整流管, 玻璃钝化, DO-213AA (MELF)	DL4007-13-F	Diodes, Inc.
13	1	D2	1,000 V, 1 A, 超快速恢复, 75 ns, DO-41	UF4007-E3	Vishay
14	1	D3	200 V, 10 A, 双向肖特基二极管, TO-220AB	MBR20200CTG	ON Semi
15	1	D4	200 V, 1 A, 超快速恢复, 25 ns, DO-214AC	ES1D	Vishay
16	1	D5	400 V, 1 A, 超快速恢复, 50 ns, DO-41	UF4004-E3	Vishay
17	1	D6	100 V, 1 A, 快速恢复, 150 ns, SMA	RS1B-13-F	Diodes, Inc.
18	1	D7	250 V, 0.2 A, 快速开关, 50 ns, SOD-323	BAV21WS-7-F	Diodes, Inc.
19	1	F1	3.15 A, 250 V, 慢速, TR5	37213150411	Wickman
20	3	L1, L2, L3	1000 μ H, 0.3 A	RLB0914-102KL	Bourns
21	1	Q1	NPN, 小信号BJT, 40 V, 0.2 A, SOT-23	MMBT3904LT1G	On Semi
22	1	Q2	NPN, 功率BJT, 30 V, 3 A, TIP31C	TIP31C	On Semi
23	3	R1, R5, R11	10 k Ω , 5%, 1/8 W, 厚膜, 0805	ERJ-6GEYJ103V	Panasonic
24	1	R2	2.0 M Ω , 5%, 1/4 W, 碳膜	CFR-25JB-2M0	Yageo
25	1	R3	150 Ω , 1%, 1/8 W, 厚膜, 0805	ERJ-6ENF1500V	Panasonic
26	1	R4	20 k Ω , 5%, 1/4 W, 厚膜, 1206	ERJ-6GEYJ203V	Panasonic
27	1	R6	100 k Ω , 5%, 1/8 W, 厚膜, 0805	ERJ-6GEYJ104V	Panasonic
28	1	R7	1.00 M Ω , 1%, 1/4 W, 厚膜, 1206	ERJ-8ENF1004V	Panasonic
29	1	R8	3.01 k Ω , 1%, 1/4 W, 厚膜, 1206	ERJ-8ENF3011V	Panasonic
30	1	R9	105 k Ω , 1%, 1/8 W, 厚膜, 0805	ERJ-6ENF1053V	Panasonic
31	1	R10	24.9 k Ω , 1%, 1/8 W, 厚膜, 0805	ERJ-6ENF2492V	Panasonic
32	1	R12	1 k Ω , 5%, 1/8 W, 厚膜, 0805	ERJ-6GEYJ102V	Panasonic
33	1	R13	887 k Ω , 1%, 1/4 W, 厚膜, 1206	ERJ-8ENF8873V	Panasonic
34	1	R14	1.33 M Ω , 1%, 1/4 W, 厚膜, 1206	MCR18EZH1334	Rohm
35	1	R26	330 Ω , 5%, 1/4 W, 厚膜, 1206	ERJ-8GEYJ331V	Panasonic
36	1	R27	300 Ω , 5%, 1/4 W, 厚膜, 1206	ERJ-8GEYJ301V	Panasonic
37	1	RV1	275 V, 80J, 10 mm, 径向	ERZ-V10D431	Panasonic
38	1	T1	自定义变压器, RM10, 垂直, 5引脚	P-1031	Pin Shine
39	1	U1	LinkSwitch, eSIP	LNK417EG	Power Integrations
40	1	VR1	200 V, 5 W, 5%, TVS, DO204AC (DO-15)	P6KE200ARLG	On Semi
41	1	VR2	39 V, 5%, 500 mW, DO-213AA (MELF)	ZMM5259B-7	Diodes, Inc.



8 变压器规格

8.1 电气原理图

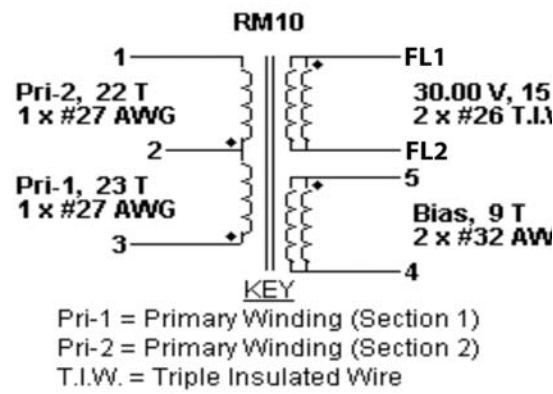


图7 – 变压器电气原理图。

8.2 电气规格

绝缘强度	1秒，60 Hz，从引脚1、2、3、4、5到引脚FL1和FL2	3000 VAC
初级电感量	于1 V pk-pk、典型开关频率、在引脚1到引脚3之间测量，此时所有其他绕组均开路。	1.6 mH ±10%
谐振频率	引脚1 -FL1，所有其他绕组开路	750 kHz（最小）
初级漏感	在引脚1到引脚3之间测量，此时所有其他绕组均短路。	40 μH ±10%

8.3 材料

项	说明
[1]	磁芯：PC95RM10Z-12或同等材料，气隙间距ALG为792 nH/t²
[2]	骨架：通用，5个初级 + 0个次级
[3]	隔离带：聚酯薄膜[1 mil (25 μm) 基膜厚度]，10.00 mm宽
[4]	分离带：聚酯薄膜[1 mil (25 μm) 基膜厚度]，10.0 mm宽
[5]	浸渍
[6]	漆包线：#27 AWG，可焊接双涂层
[7]	三层绝缘线：26 AWG
[8]	漆包线：#32 AWG，可焊接双涂层
[9]	安装夹：CLI/P-RM10/I

8.4 变压器结构图

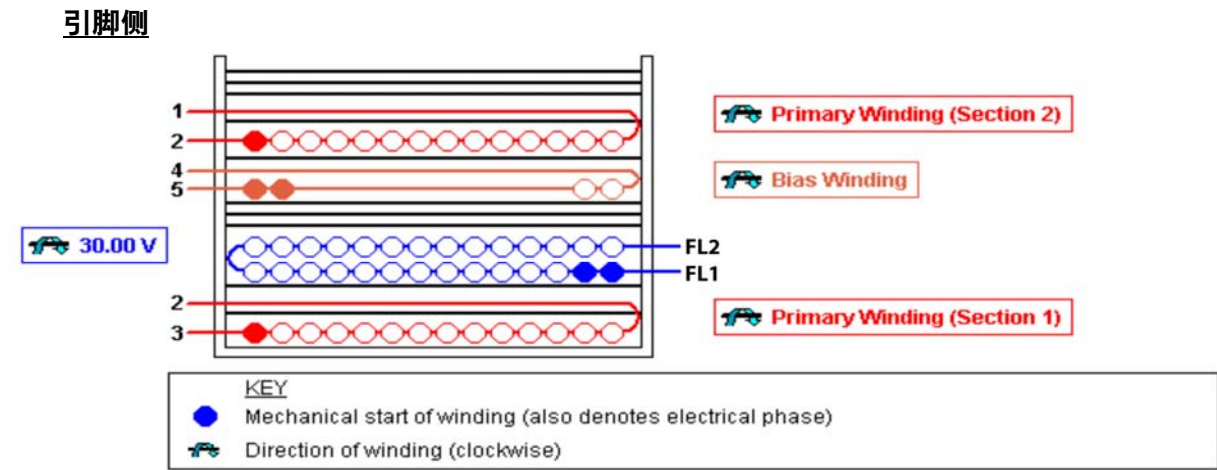


图8 – 变压器结构图。

8.5 变压器构造

骨架准备	将骨架项[2]放在绕线轴上，使引脚侧位于左侧。绕制方向为顺时针方向。
初级绕组1	从引脚3开始，每层从左到右分缠绕23圈（x1股）材料项[6]。在每个初级绕组层之间添加1层胶带（材料项[4]）。在最后一层上，使绕组均匀分布在整个骨架上。在引脚2结束该绕组。
绝缘层	添加1层胶带（材料项[3]）进行绝缘。
次级绕组	从引脚FL1开始，缠绕15圈（x2股）材料项[7]。使绕组均匀分布在整个骨架上。沿与初级绕组相同的旋转方向进行绕制。在引脚FL2结束该绕组。
绝缘层	添加3层胶带（材料项[3]）以进行绝缘。
偏置绕组	从引脚5开始，缠绕9圈（x2股）材料项[8]。沿与初级绕组相同的旋转方向进行绕制。使绕组均匀分布在整个骨架上。在引脚4结束该绕组。
绝缘层	添加1层胶带（材料项[3]）进行绝缘。
初级绕组2	从引脚2开始，每层从左到右分缠绕22圈（x1股）材料项[6]。在每个初级绕组层之间添加1层胶带（材料项[4]）。在最后一层上，使绕组均匀分布在整个骨架上。在引脚1结束该绕组。
绝缘层	添加3层胶带（材料项[3]）以进行绝缘。
总装	将两个半磁芯安装固定好，用清漆均匀的浸渍。材料项[1]与材料项[9]一起。在材料项[5]中均匀浸渍。不要采用真空浸渍。



9 变压器设计表格

ACDC_LinkSwitch-PH_011111: 修订版1.2; 版权所有 Power Integrations 2011	输入	信息	输出	单位	LinkSwitch-PH_011111: 反激式变压器设计表格
输入应用变量					
需要调光	无		无		如果需要调光则选择“是”。否则, 选择“否”。
VACMIN			90	V	最小AC输入电压
VACMAX			265	V	最大AC输入电压
fL			50	Hz	AC电网频率
VO	30.00			V	LED灯串满载时的典型输出电压
VO_MAX			33.00	V	最大预期LED灯串电压。
VO_MIN			27.00	V	最小预期LED灯串电压。
V_OVP			36.30	V	过压保护设定点
IO	0.50				典型满载LED电流
PO			15.0	W	!!! 对于通用输入, 将连续输出功率PO_CONT降低到12W以下(或使用更大型号的LinkSwitch-PH)
n	0.90		0.9		估计工作效率
VB	17		17	V	偏置电压
输入LinkSwitch-PH变量					
LinkSwitch-PH	LNK417			宽电压范围	115倍压/230 V
所选器件		LNK417	输出功率	12 W	5.5 W
电流限流模式	红色		红色		选择“红色”设置为有限电流限制模式, 或选择“完全”设置为完全电流限制模式。
ILIMITMIN			1.42	A	最小电流限制
ILIMITMAX			1.66	A	最大电流限制
fS			66000	Hz	开关频率
fSmin			62000	Hz	最小开关频率
fSmax			70000	Hz	最大开关频率
IV			38.7	uA	V引脚电流
RV			3.909	M-ohm	V引脚电阻上限
RV2			1.402	M-ohm	V引脚电阻下限
IFB			126.3	uA	FB引脚电流(85 uA < IFB < 210 uA)
RFB1			110.8	k-ohm	FB引脚电阻
VDS			10	V	LinkSwitch-PH导通状态漏-源极电压
VD	0.50			V	输出绕组二极管正向电压降(对肖特基二极管取值0.5 V, 对PN结二极管取值0.8 V)
VDB	0.70			V	偏置绕组二极管正向电压降
关键设计参数					
KP	0.78		0.78		纹波电流与峰值电流的比例(PF > 0.9时, 0.4 < KP < 0.9)
LP			1603	uH	初级电感量
VOR	91.50		91.5	V	反射输出电压。
预期IO(平均)			0.48	A	预期平均输出电流
KP_VACMAX			1.02		在VACMAX时的预期纹波电流比率
TON_MIN			2.28	us	最高AC输入电压时的最大导通时间
PCLAMP			0.12	W	初级箝位的估计损耗
输入变压器磁芯/结构变量					
磁芯类型	RM10		RM10		
骨架		RM10_BOBBIN		P/N:	CPV-RM10-1S-12PD
AE			0.966	cm^2	磁芯等效截面积
LE			4.46	cm	磁芯等效路径长度
AL			4050	nH/T^2	无气隙磁芯等效电感量
BW	10.0		10	mm	骨架绕线宽度



M			0	mm	安全挡墙宽度（初级至次级爬电距离的一半）
L	2.00		2		初级绕组层数
NS	15		15		次级绕组匝数
DC输入电压参数					
VMIN			127	V	对应于VACMIN的峰值输入电压
VMAX			375	V	对应于VACMAX的峰值输入电压
电流波形参数					
DMAX			0.44		对应于VACMIN峰值的最小占空比
IAVG			0.17	A	平均初级电流
IP			0.81	A	峰值初级电流（在最小输入电压VACMIN下计算）
IRMS			0.28	A	初级RMS电流（在最小输入电压VACMIN下计算）
变压器初级绕组设计参数					
LP			1603	uH	初级电感量
NP			45		初级绕组匝数
NB			9		偏置绕组匝数
ALG			792	nH/T^2	带气隙磁芯等效电感量
BM			2986	高斯	PO的最大磁通密度, VMIN (BM<3100)
BP			3613	高斯	峰值磁通密度(BP<3700)
BAC			1164	高斯	磁芯损耗曲线中的AC磁通密度 (0.5 X 峰值-峰值)
ur			1488		无气隙磁芯的相对磁导率
LG			0.12	mm	气隙长度(Lg > 0.1 mm)
BWE			20	mm	等效骨架宽度
OD			0.44	mm	初级绕组最大线径（包括绝缘层）
INS			0.06	mm	估计的总绝缘层厚度（= 2 * 膜厚度）
DIA			0.38	mm	裸线直径
AWG			27	AWG	初级绕组的导线规格（如果计算出的线径在两种标准线径之间，则使用较小线规的导线）
CM			203	Cmil	以Cmil为单位的裸线等效面积
CMA		告警	724	Cmil/Amp	!!! 降低CMA (200 < CMA < 600)，减少L（初级绕组层数），增加NS，缩小磁芯
LP_TOL			10		初级电感量公差
变压器次级绕组设计参数（单路输出等效设计）					
汇总参数					
ISP			2.43	A	峰值次级电流
ISRMS			0.90	A	次级RMS电流
IRIPPLE			0.75	A	输出电容RMS纹波电流
CMS			180	Cmil	次级绕组裸线最小Cmil数
AWGS			27	AWG	次级导线规格（舍入到下一个较大的标准AWG值）
DIAS			0.36	mm	次级绕组裸线最小直径
ODS			0.67	mm	三层绝缘线的次级绕组最大外径
电压应力参数					
VDRAIN			566	V	假定LED灯串电压达到最大时的估计最大漏极电压（包括漏感效应）
PIVS			161	V	输出整流管最大反向峰值电压（在VOVP下计算，不包括漏感尖峰）
PIVB			93	V	偏置整流管最大反向峰值电压（在VOVP下计算，不包括漏感尖峰）
微调（输入从原型测得的值）					
V引脚电阻微调					
RV1			3.91	M-ohm	V引脚电阻值上限
RV2			1.40	M-ohm	V引脚电阻值下限
VAC1			115.0	V	测试输入电压条件1
VAC2			230.0	V	测试输入电压条件2



IO_VAC1			0.50	A	在VAC1时测得的输出电流
IO_VAC2			0.50	A	在VAC2时测得的输出电流
RV1 (新)			3.91	M-ohm	新RV1
RV2 (新)			1.40	M-ohm	新RV2
V_OV			318.3	V	触发OV关断的典型AC输入电压
V_UV			70.8	V	超过此值即可使电源启动的典型AC输入电压
FB引脚电阻微调					
RFB1			111	k-ohm	FB引脚电阻值上限
RFB2			1E+012	k-ohm	FB引脚电阻值下限
VB1			15.3	V	测试偏置电压条件1
VB2			18.7	V	测试偏置电压条件2
IO1			0.50	A	在Vb1时测得的输出电流
IO2			0.50	A	在Vb2时测得的输出电流
RFB1 (新)			110.8	k-ohm	新RFB1
RFB2 (新)			1.00E+12	k-ohm	新RFB2



10 性能数据

所有测量均在室温下进行。

10.1 效率相对于输入和输出 (LED灯串) 电压的变化

10.1.1 30 V

输入		输入测量					负载测量			计算		
VAC (V _{RMS})	频率 (Hz)	V _{IN} (V _{RMS})	I _{IN} (mA _{RMS})	P _{IN} (W)	PF	%ATHD	V _{OUT} (V _{DC})	I _{OUT} (mA _{DC})	P _{OUT} (W)	P _{CAL} (W)	效率 (%)	损耗 (W)
90	60	89.88	208.10	18.52600	0.99050	13.69	30.73	506.00	15.56	15.55	83.99	2.97
100	60	99.92	186.10	18.39200	0.98900	14.5	30.72	506.50	15.57	15.56	84.66	2.82
115	60	114.93	161.26	18.28400	0.98650	15.58	30.71	507.50	15.60	15.59	85.32	2.68
135	60	134.91	138.11	18.25800	0.97990	18.4	30.71	509.90	15.67	15.66	85.83	2.59
190	50	189.93	99.78	18.20400	0.96060	24.36	30.70	511.00	15.70	15.69	86.24	2.50
210	50	209.92	90.75	18.10300	0.95030	26.28	30.68	508.80	15.62	15.61	86.28	2.48
230	50	229.90	83.00	17.92700	0.93950	27.36	30.65	504.50	15.48	15.46	86.35	2.45
265	50	264.98	72.17	17.50500	0.91540	28.37	30.60	493.80	15.12	15.11	86.38	2.39

10.1.2 27 V

输入		输入测量					负载测量			计算		
VAC (V _{RMS})	频率 (Hz)	V _{IN} (V _{RMS})	I _{IN} (mA _{RMS})	P _{IN} (W)	PF	%ATHD	V _{OUT} (V _{DC})	I _{OUT} (mA _{DC})	P _{OUT} (W)	P _{CAL} (W)	效率 (%)	损耗 (W)
90	60	89.89	186.64	16.59600	0.98910	14.45	27.50	504.70	13.89	13.88	83.69	2.71
100	60	99.93	167.56	16.53500	0.98750	15.32	27.50	506.40	13.94	13.93	84.31	2.60
115	60	114.94	145.76	16.49500	0.98460	16.45	27.51	508.40	13.99	13.99	84.81	2.51
135	60	134.91	125.29	16.51800	0.97710	19.3	27.51	511.90	14.09	14.08	85.30	2.43
190	50	189.93	90.71	16.48800	0.95700	24.79	27.51	513.00	14.12	14.11	85.64	2.37
210	50	209.93	82.51	16.38100	0.94580	26.51	27.49	510.10	14.04	14.02	85.71	2.34
230	50	229.90	75.52	16.20900	0.93350	27.41	27.47	505.10	13.89	13.88	85.69	2.32
265	50	264.99	65.96	15.82800	0.90560	28.22	27.42	494.00	13.56	13.55	85.67	2.27

10.1.3 33 V

输入		输入测量					负载测量			计算		
VAC (V _{RMS})	频率 (Hz)	V _{IN} (V _{RMS})	I _{IN} (mA _{RMS})	P _{IN} (W)	PF	%ATHD	V _{OUT} (V _{DC})	I _{OUT} (mA _{DC})	P _{OUT} (W)	P _{CAL} (W)	效率 (%)	损耗 (W)
90	60	89.88	226.98	20.22700	0.99150	12.93	33.51	507.90	17.03	17.02	84.19	3.20
100	60	99.92	202.10	19.99700	0.99020	13.71	33.50	506.60	16.98	16.97	84.91	3.02
115	60	114.93	174.45	19.80800	0.98790	14.81	33.49	506.20	16.96	16.95	85.62	2.85
135	60	134.91	148.86	19.72300	0.98210	17.47	33.49	507.30	17.00	16.99	86.19	2.72
190	50	189.93	107.38	19.64200	0.96310	23.97	33.49	508.60	17.04	17.03	86.75	2.60
210	50	209.93	97.63	19.54100	0.95340	26.02	33.47	506.60	16.97	16.96	86.84	2.57
230	50	229.90	89.25	19.35800	0.94350	27.28	33.45	502.70	16.83	16.82	86.94	2.53
265	50	264.99	77.46	18.93100	0.92220	28.31	33.40	492.80	16.47	16.46	87.00	2.46



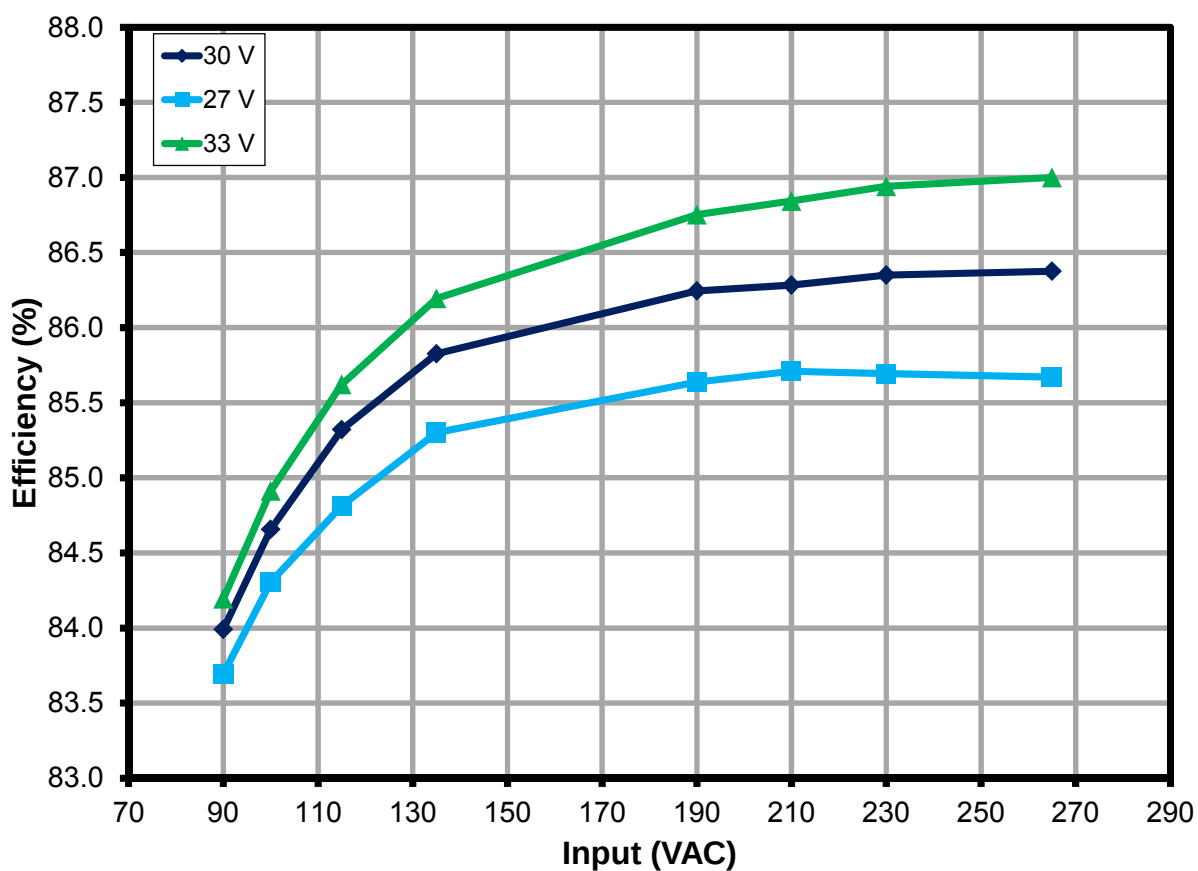


图9 – 效率随输入电压的变化，室温



Power Integrations, Inc.

电话：+1 408 414 9200 传真：+1 408 414 9201

www.powerint.com

10.2 调整

10.2.1 线电压调整

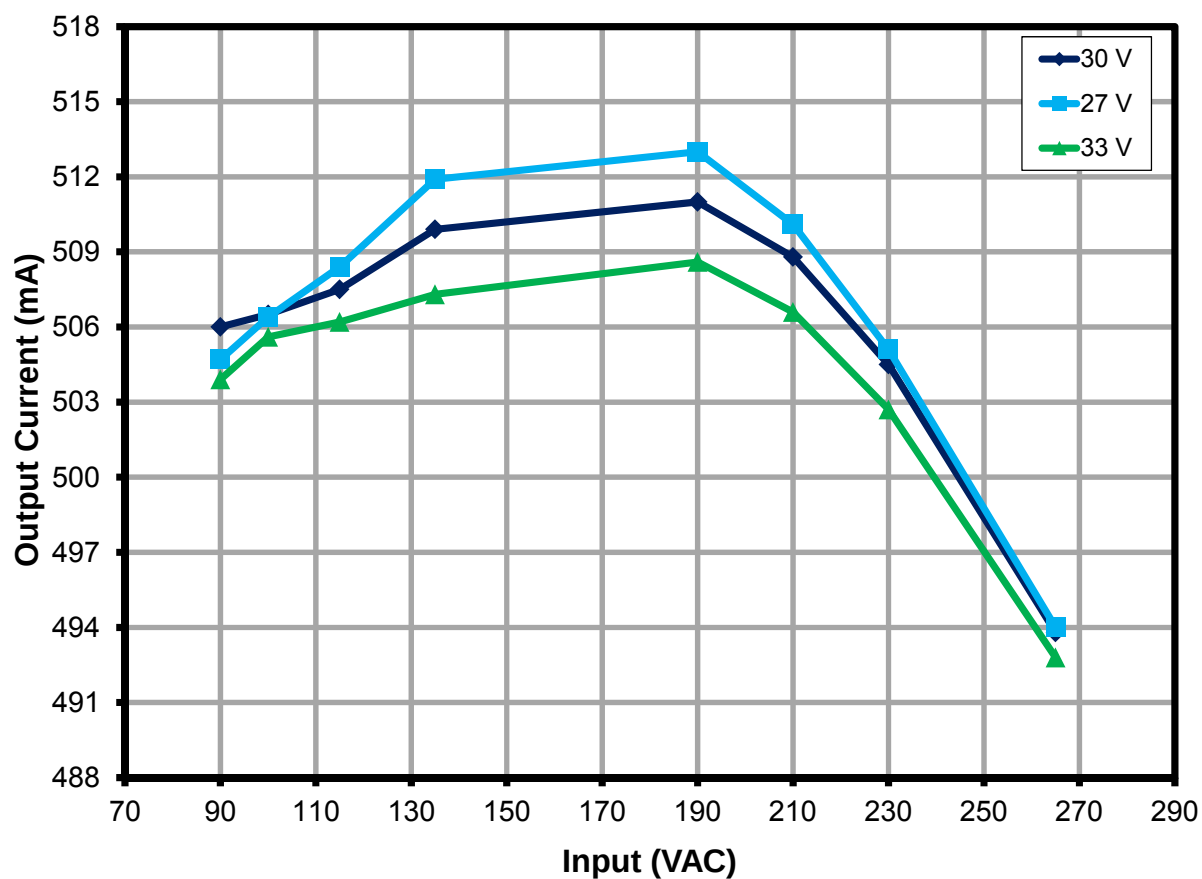


图10 – 线电压调整, 室温, 满载



10.3 功率因数

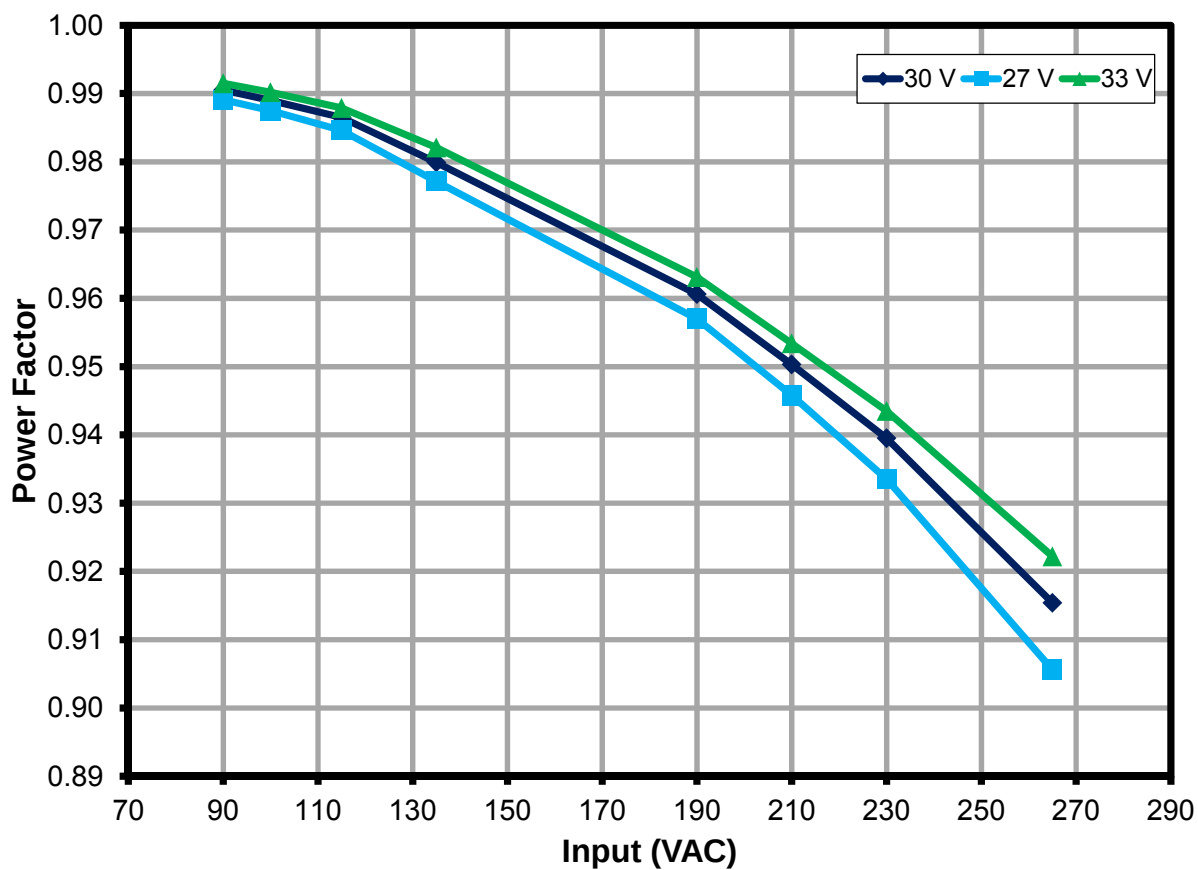


图11 – 功率因数随线电压的变化，室温，满载



Power Integrations, Inc.

电话：+1 408 414 9200 传真：+1 408 414 9201

www.powerint.com

11 谐波数据

此设计达到Class C要求。

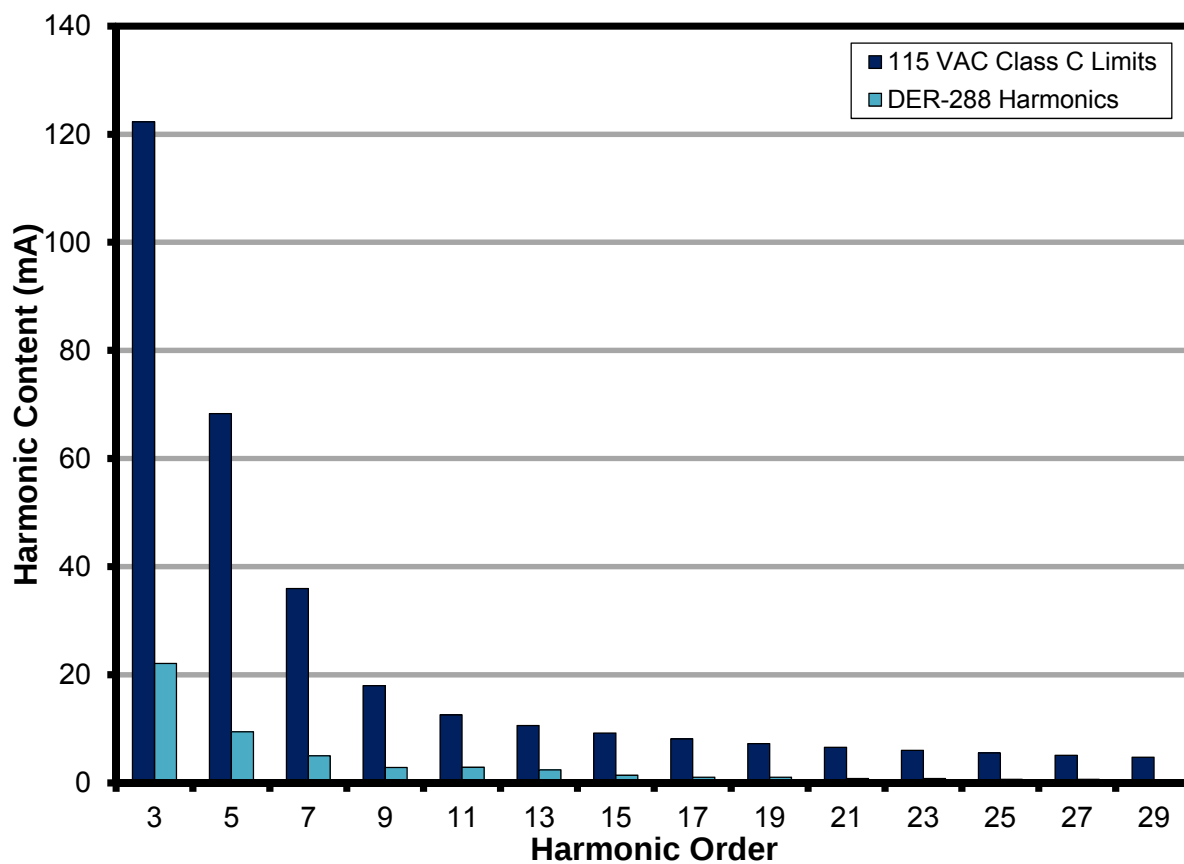


图12 – 115 VAC谐波, 室温, 满载

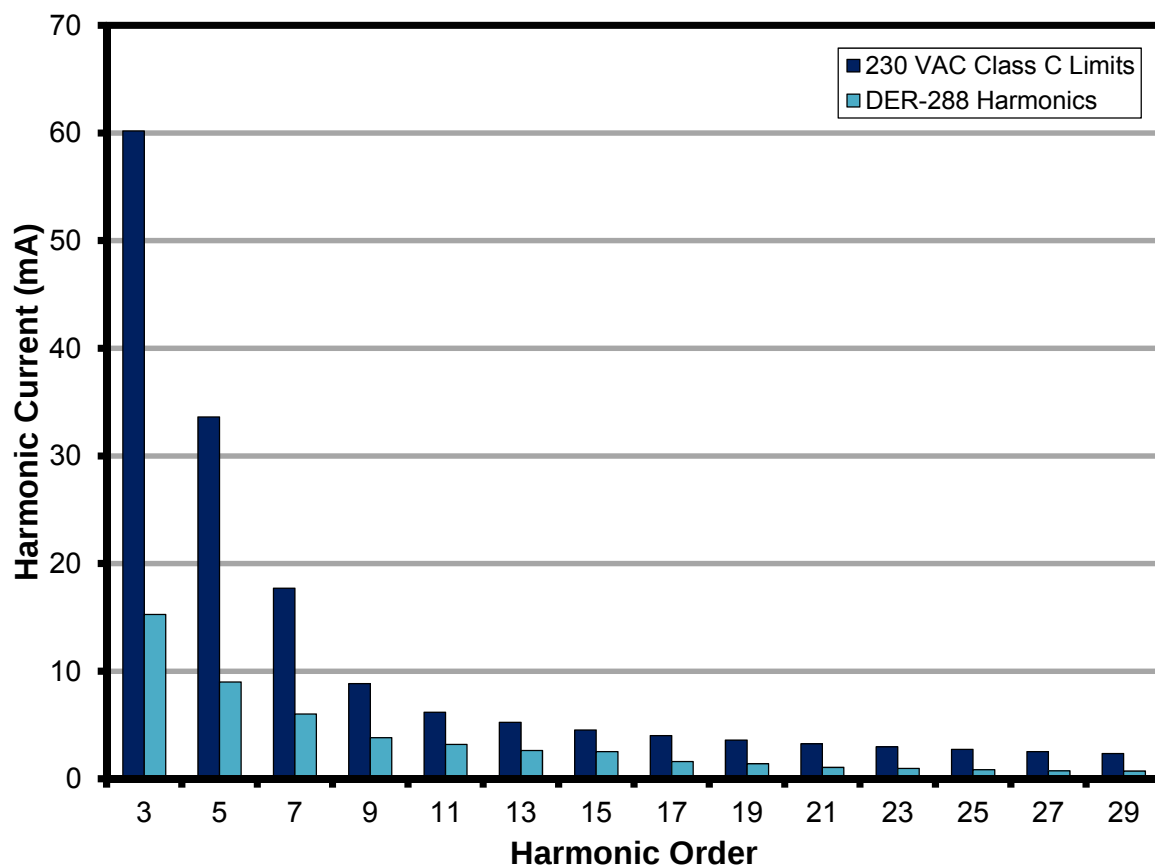


图13 – 230 VAC谐波，室温，满载

$V_{IN} = 115 \text{ VAC}$		
THD (%)	限制(%)	裕量(%)
16	33	16
$V_{IN} = 230 \text{ VAC}$		
THD (%)	限制(%)	裕量(%)
26	33	6



12 波形

12.1 输入线电压和电流

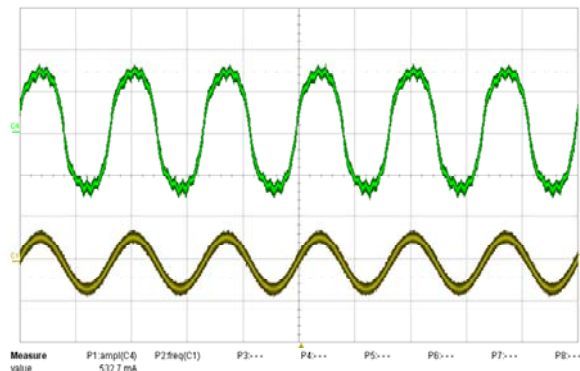


图14 – 90 VAC, 满载
上: I_{IN} , 0.2 A/格
下: V_{IN} , 200 V, 10 ms/格

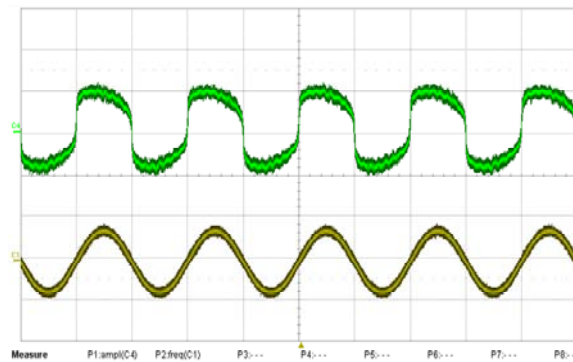


图15 – 265 VAC, 满载。
上: I_{IN} , 0.1 A/格
下: V_{IN} , 500 V/格, 10 ms/格

12.2 漏极电压和电流

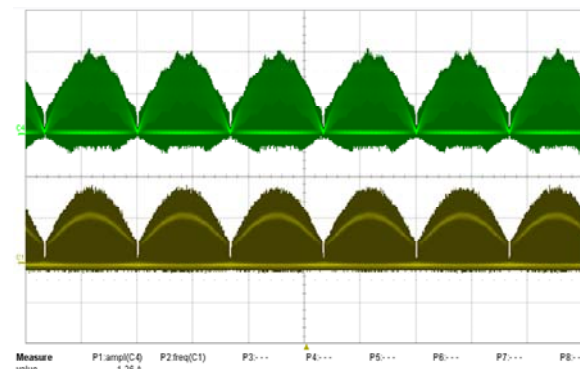


图16 – 90 VAC, 满载
上: I_{DRAIN} , 0.5 A/格
下: V_{DRAIN} , 200 V, 5 ms/格

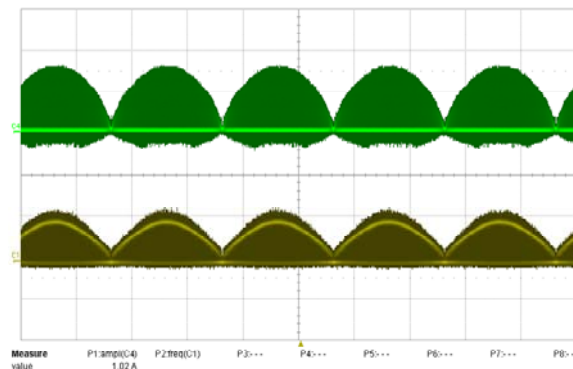


图17 – 265 VAC, 满载。
上: I_{DRAIN} , 0.5 A/格
下: V_{DRAIN} , 500 V/格, 5 ms/格



12.3 输出电压和纹波电流

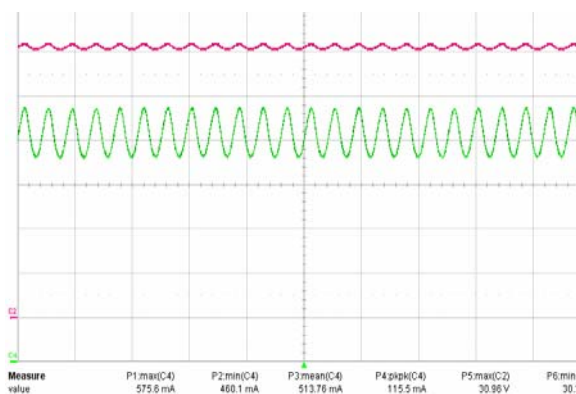


图18 – 90 VAC, 满载

上: $I_{\text{RIPPLE PK-PK}}$, 115 mA
下: V_{OUT} , 5 V, 5 ms/格

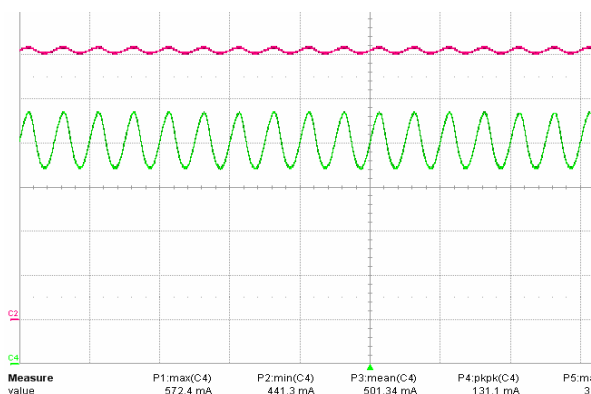
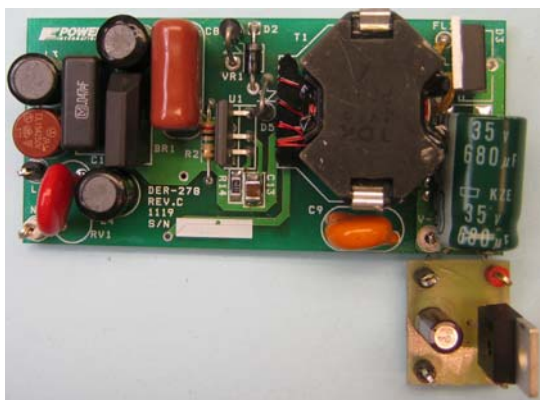


图19 – 265 VAC, 满载。

上: $I_{\text{RIPPLE PK-PK}}$, 131 mA
下: V_{OUT} , 5 V, 5 ms/格



与不带有源纹波滤波器(ARF)的电源相反, 带有源纹波滤波器的电源(右图)仅使用一个输出电容, 可能需要三倍的输出电容才能匹配同样30%的纹波。

12.4 输出纹波与效率

有源纹波电路是一种耗能电路，因此输出电流纹波设置越低，效率就会越低。

由于基本纹波较低，因此输出电容值较高时的曲线显示整体效率更高。

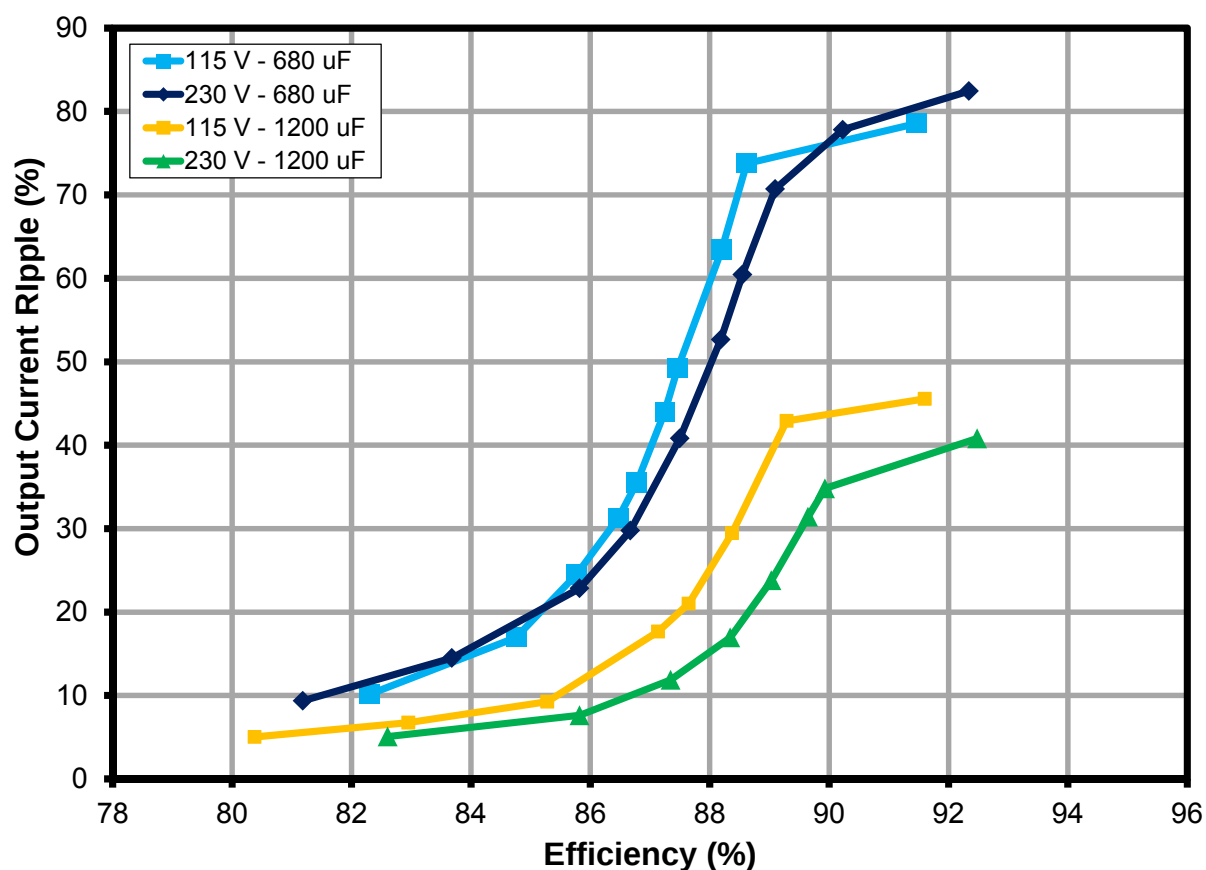


图20 - 输出纹波随效率的变化



12.5 输出整流管电压和电流

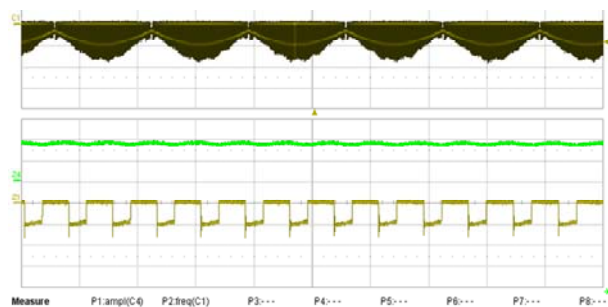


图21 – 110 VAC, 满载

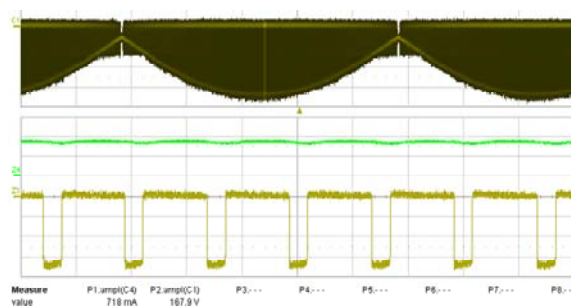
上: I_{RIPPLE} , 0.5 A/格下: V_{DIODE} , 100 V, 5 ms/200 μs /格

图22 – 265 VAC, 满载

上: I_{RIPPLE} , 0.5 A/格下: V_{DIODE} , 100 V, 5 ms/200 μs /格

12.6 输出短路时的输出电流和漏极电压

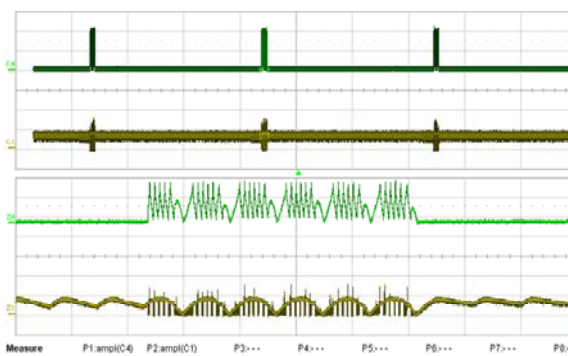


图23 – 90 VAC, 满载

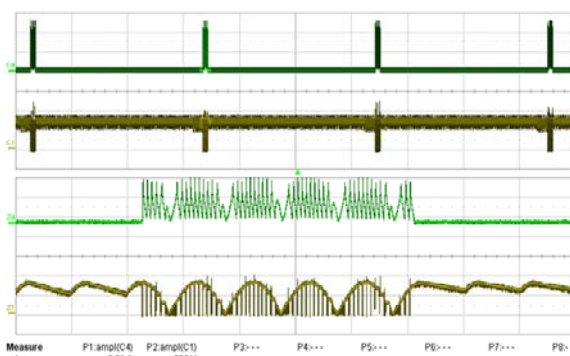
上: I_{OUTPUT} , 2 A/格下: V_{DRAIN} , 200 V, 500 ms/格

图24 – 265 VAC, 满载

上: I_{OUTPUT} , 2 A/格下: V_{DRAIN} , 200 V, 500 ms/格

12.7 输出短路时的输出电流和输出电压

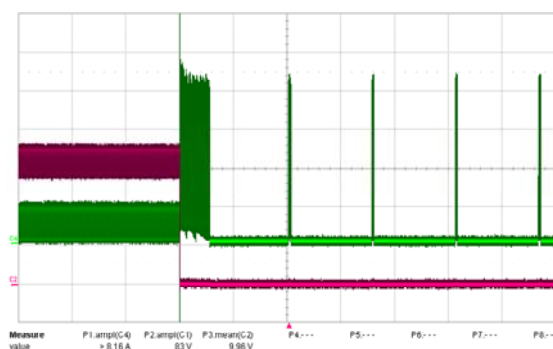


图25 – 110 VAC, 满载

上: I_{OUTPUT} , 1 A/格下: V_{DRAIN} , 10 V, 1 s/格

Power Integrations, Inc.

电话: +1 408 414 9200 传真: +1 408 414 9201

www.powerint.com

12.8 开路负载输出电压

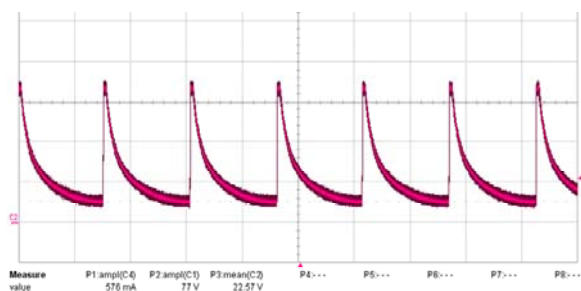


图26 – 输出电压: 110 VAC。
 V_{OUT} , 20 V/格, 1 s/格

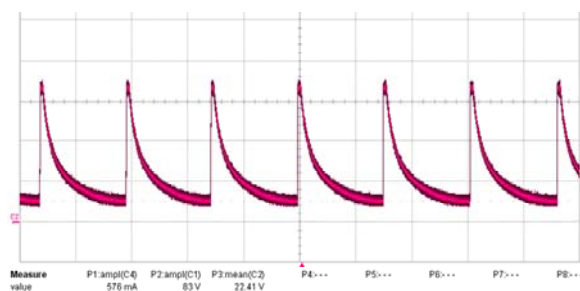


图27 – 输出电压: 230 VAC。
 V_{OUT} , 20 V/格, 1 s/格

注释: 在开路负载条件下, 过压关断功能可阻止输出电压超出SELV限值(45 V)。虽然可实现这一点, 但会超出输出电容的电压额定值, 不过这在故障条件下是可接受的。



13 输入浪涌

根据IEC61000-4-5, 差模和共模输入线200 A振铃波测试在单个测试电源上完成。输入电压设置为230 VAC / 60 Hz。输出加满载, 在每次浪涌测试后验证工作状态。

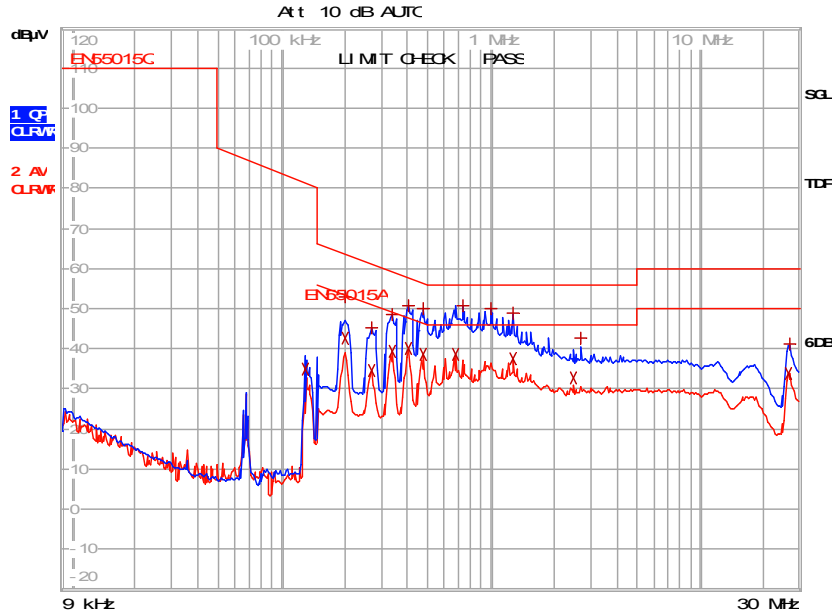
浪涌水平(V)	输入电压(VAC)	注入位置	注入相位(°)	测试结果 (通过/失败)
2500	230	L到N	90	通过
2500	230	L到N	90	通过
2500	230	L到PE	90	通过
2500	230	L到PE	90	通过
2500	230	N到PE	90	通过
2500	230	N到PE	90	通过

被测电源在所有测试条件下均通过测试。



14 传导EMI

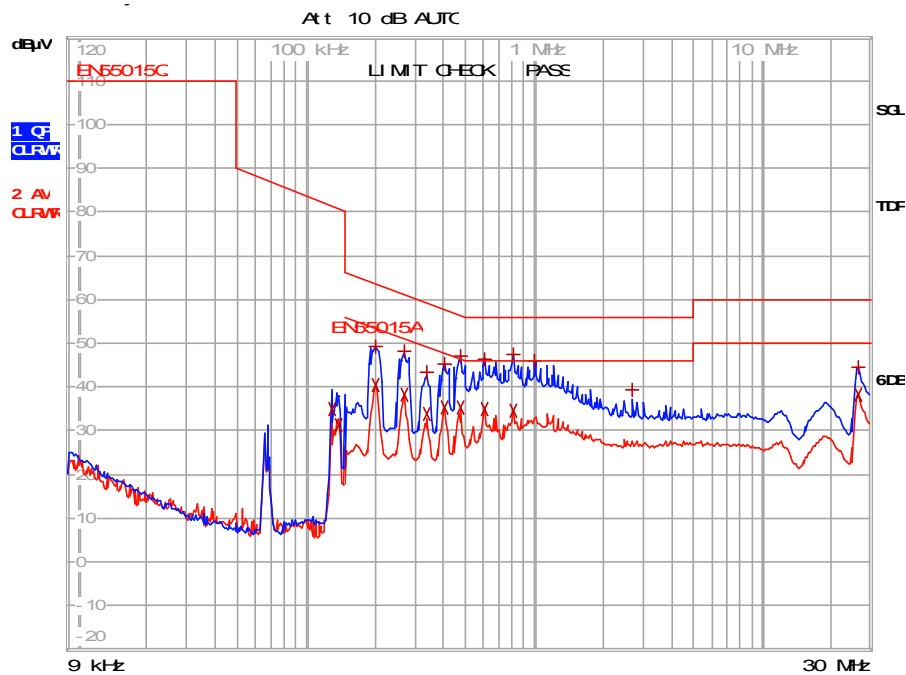
注释：关于裕量的大小请参见表格中的数据 – 蓝线表示峰值测量的数值，但限制线为准峰值。



EDIT PEAK LIST (Final Measurement Results)						
Trace1:	EN55015C					
Trace2:	EN55015A					
Trace3:	---					
TRACE	FREQUENCY	LEVEL dBμV	DELTA LIMIT dB			
2 Average	129.530094744 kHz	35.95		L1 gnd		
1 Quasi Peak	200.175581485 kHz	52.81	-10.79	N gnd		
2 Average	202.1773373 kHz	42.64	-10.87	N gnd		
1 Quasi Peak	269.806440381 kHz	45.18	-15.93	L1 gnd		
2 Average	269.806440381 kHz	34.74	-16.38	L1 gnd		
1 Quasi Peak	335.832355405 kHz	48.52	-10.78	L1 gnd		
2 Average	335.832355405 kHz	39.33	-9.97	L1 gnd		
1 Quasi Peak	401.705024172 kHz	50.78	-7.03	L1 gnd		
2 Average	401.705024172 kHz	39.84	-7.97	L1 gnd		
1 Quasi Peak	471.030732902 kHz	49.88	-6.61	N gnd		
2 Average	471.030732902 kHz	38.39	-8.09	N gnd		
1 Quasi Peak	673.936068749 kHz	50.60	-5.39	L1 gnd		
2 Average	673.936068749 kHz	38.39	-7.60	L1 gnd		
1 Quasi Peak	1.00339897152 MHz	49.91	-6.08	L1 gnd		
1 Quasi Peak	1.27405044044 MHz	48.88	-7.11	N gnd		
2 Average	1.27405044044 MHz	37.38	-8.61	N gnd		
2 Average	2.48152506244 MHz	32.47	-13.52	N gnd		
1 Quasi Peak	2.68713605405 MHz	42.58	-13.41	N gnd		
1 Quasi Peak	26.4975442467 MHz	40.33	-19.67	L1 gnd		
2 Average	26.4975442467 MHz	33.40	-16.59	L1 gnd		

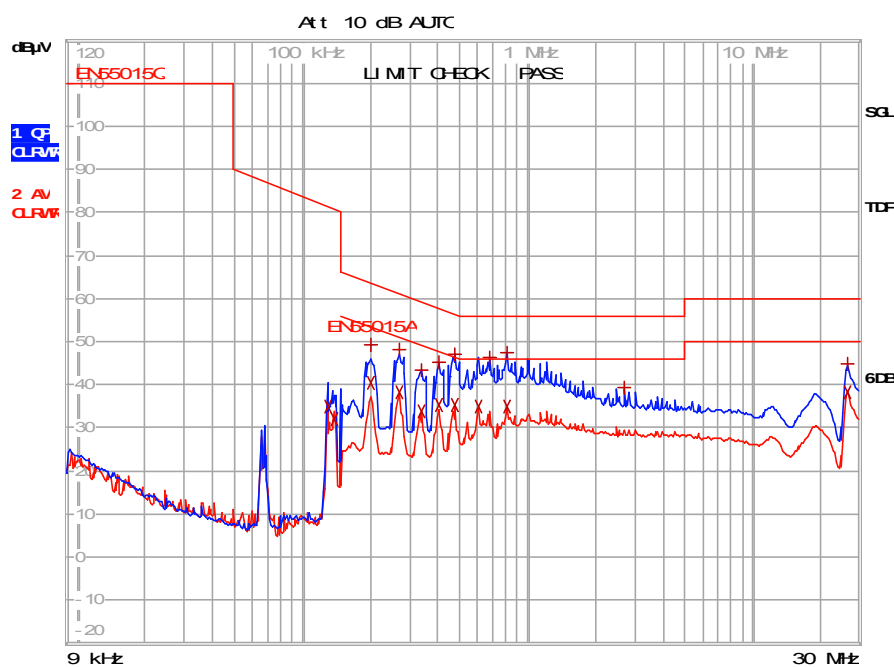
图28 – 传导EMI，最大稳态负载，230 VAC，相线，60 Hz，EN55015 B限值





EMI TEST PEAK LIST (Final Measurement Results)				
Trace1:	EN55015Q			
Trace2:	EN55015A			
Trace3:	---			
TRACE	FREQUENCY	LEVEL dBμV	DELTA LIMIT dB	
2 Average	129.530094744 kHz	34.89 N gnd		
2 Average	138.873793737 kHz	31.26 N gnd		
1 Quasi Peak	202.1773373 kHz	49.31 L1 gnd	- 14.20	
2 Average	202.1773373 kHz	40.53 L1 gnd	- 12.99	
1 Quasi Peak	269.806440381 kHz	48.00 L1 gnd	- 13.12	
2 Average	269.806440381 kHz	38.13 L1 gnd	- 12.98	
1 Quasi Peak	335.832355405 kHz	43.28 N gnd	- 16.02	
2 Average	335.832355405 kHz	33.71 N gnd	- 15.58	
1 Quasi Peak	401.705024172 kHz	45.29 L1 gnd	- 12.52	
2 Average	401.705024172 kHz	35.13 L1 gnd	- 12.68	
1 Quasi Peak	471.030732902 kHz	47.20 N gnd	- 9.28	
2 Average	471.030732902 kHz	35.35 N gnd	- 11.13	
1 Quasi Peak	604.06488251 kHz	46.47 L1 gnd	- 9.52	
2 Average	604.06488251 kHz	34.78 L1 gnd	- 11.21	
1 Quasi Peak	806.126927408 kHz	47.44 L1 gnd	- 8.55	
2 Average	806.126927408 kHz	34.72 L1 gnd	- 11.28	
1 Quasi Peak	1.00339897152 MHz	46.12 L1 gnd	- 9.87	
1 Quasi Peak	2.68713605405 MHz	39.24 N gnd	- 16.75	
1 Quasi Peak	26.4975442467 MHz	44.55 N gnd	- 15.44	
2 Average	26.4975442467 MHz	38.30 L1 gnd	- 11.69	

图29 – 传导EMI，最大稳态负载，110 VAC，相线，60 Hz，EN55015 B限值



E D T P E A K L I M I T (F i n a l M e a s u r e m e n t R e s u l t s)					
Trace1:	EN55015Q				
Trace2:	EN55015A				
Trace3:	---				
TRACE	FREQUENCY	LEVEL dBμV	DELTA LIMIT dB		
2 Average	129.530094744 kHz	35.08	N gnd		
2 Average	138.873793737 kHz	32.16	N gnd		
1 Quasi Peak	202.1773373 kHz	49.32	L1 gnd	-14.19	
2 Average	202.1773373 kHz	40.56	L1 gnd	-12.96	
1 Quasi Peak	269.806440381 kHz	48.00	L1 gnd	-13.12	
2 Average	269.806440381 kHz	38.19	L1 gnd	-12.92	
1 Quasi Peak	335.832355405 kHz	43.26	N gnd	-16.04	
2 Average	335.832355405 kHz	33.71	N gnd	-15.58	
1 Quasi Peak	401.705024172 kHz	45.34	L1 gnd	-12.47	
2 Average	401.705024172 kHz	35.24	L1 gnd	-12.57	
1 Quasi Peak	471.030732902 kHz	47.17	N gnd	-9.32	
2 Average	471.030732902 kHz	35.36	N gnd	-11.13	
2 Average	604.06488251 kHz	34.86	L1 gnd	-11.13	
1 Quasi Peak	673.936068749 kHz	46.31	N gnd	-9.68	
1 Quasi Peak	806.126927408 kHz	47.47	L1 gnd	-8.52	
2 Average	806.126927408 kHz	34.78	L1 gnd	-11.21	
1 Quasi Peak	2.68713605405 MHz	39.33	N gnd	-16.67	
1 Quasi Peak	26.4975442467 MHz	44.69	L1 gnd	-15.30	
2 Average	26.4975442467 MHz	38.39	L1 gnd	-11.60	

图30 – 传导EMI，最大稳态负载，110 VAC，零线，60 Hz，EN55015 B限值



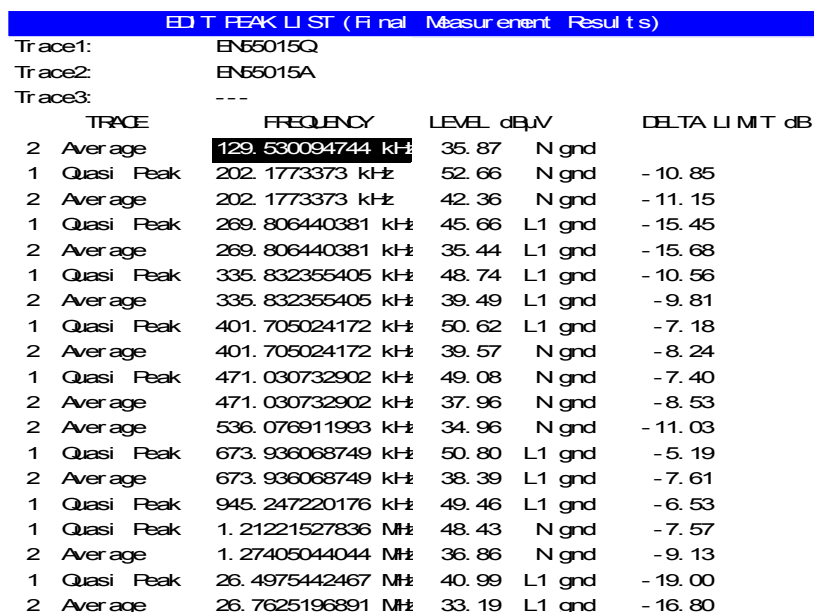


图31 – 传导EMI，最大稳态负载，230 VAC，零线，60 Hz，EN55015 B限值

15 版本历史

日期	作者	修订版本	说明与变更	审核人
2011年7月18日	ME	1.0	初始版本	Apps and Mktg



有关最新产品信息, 请访问: www.powerint.com

Power Integrations reserves the right to make changes to its products at any time to improve reliability or manufacturability. Power Integrations does not assume any liability arising from the use of any device or circuit described herein. POWER INTEGRATIONS MAKES NO WARRANTY HEREIN AND SPECIFICALLY DISCLAIMS ALL WARRANTIES INCLUDING, WITHOUT LIMITATION, THE IMPLIED WARRANTIES OF MERCHANTABILITY, FITNESS FOR A PARTICULAR PURPOSE, AND NON-INFRINGEMENT OF THIRD PARTY RIGHTS.

PATENT INFORMATION

The products and applications illustrated herein (including transformer construction and circuits' external to the products) may be covered by one or more U.S. and foreign patents, or potentially by pending U.S. and foreign patent applications assigned to Power Integrations. A complete list of Power Integrations' patents may be found at www.powerint.com. Power Integrations grants its customers a license under certain patent rights as set forth at <http://www.powerint.com/ip.htm>.

The PI logo, TOPSwitch, TinySwitch, LinkSwitch, DPA-Switch, PeakSwitch, CAPZero, SENZero, LinkZero, HiperPFS, HiperTFS, HiperLCS, Qspeed, EcoSmart, Clampless, E-Shield, Filterfuse, StakFET, PI Expert and PI FACTS are trademarks of Power Integrations, Inc. Other trademarks are property of their respective companies. ©Copyright 2011 Power Integrations, Inc.

Power Integrations全球销售支持网络**全球总部**

5245 Hellyer Avenue
San Jose, CA 95138, USA.
Main: +1-408-414-9200
Customer Service:
Phone: +1-408-414-9665
Fax: +1-408-414-9765
e-mail:
usasales@powerint.com

中国 (上海)

Rm 1601 /1610, Tower 1
Kerry Everbright City
No. 218 Tianmu Road West
Shanghai, P.R.C. 200070
Phone: +86-21-6354-6323
Fax: +86-21-6354-6325
e-mail:
chinasales@powerint.com

中国 (深圳)

Rm A, B & C 4th Floor, Block C,
Electronics Science and
Technology Building
2070 Shennan Zhong Road
Shenzhen, Guangdong,
P.R.C, 518031
Phone: +86-755-8379-3243
Fax: +86-755-8379-5828
e-mail:
chinasales@powerint.com

德国

Rüeckertstrasse 3
D-80336, Munich
Germany
Phone: +49-89-5527-3910
Fax: +49-89-5527-3920
e-mail:
eurosales@powerint.com

印度

#1, 14th Main Road
Vasanthanagar
Bangalore-560052
India
Phone: +91-80-4113-8020
Fax: +91-80-4113-8023
e-mail:
indiasales@powerint.com

意大利

Via De Amicis 2
20091 Bresso MI
Italy
Phone: +39-028-928-6000
Fax: +39-028-928-6009
e-mail:
eurosales@powerint.com

日本

Kosei Dai-3 Building
2-12-11, Shin-Yokohama,
Kohoku-ku, Yokohama-shi
Kanagawa 222-0033
Japan
Phone: +81-45-471-1021
Fax: +81-45-471-3717
e-mail:
japansales@powerint.com

韩国

RM 602, 6FL
Korea City Air Terminal B/D, 159-6
Samsung-Dong, Kangnam-Gu,
Seoul, 135-728
Korea
Phone: +82-2-2016-6610
Fax: +82-2-2016-6630
e-mail:
koreasales@powerint.com

新加坡

51 Newton Road,
#19-01/05 Goldhill Plaza
Singapore, 308900
Phone: +65-6358-2160
Fax: +65-6358-2015
e-mail:
singaporesales@powerint.com

台湾

5F, No. 318, Nei Hu Rd., Sec. 1
Nei Hu District.
Taipei 114, Taiwan, R.O.C.
Phone: +886-2-2659-4570
Fax: +886-2-2659-4550
e-mail:
taiwansales@powerint.com

欧洲总部

1 st Floor, St. James's House
East Street, Farnham
Surrey GU9 7TJ
United Kingdom
Phone: +44 (0) 1252-730-141
Fax: +44 (0) 1252-727-689
e-mail:
eurosales@powerint.com

技术支持热线

World Wide +1-408-414-9660

技术支持传真

World Wide +1-408-414-9760

**Power Integrations, Inc.**

电话: +1 408 414 9200 传真: +1 408 414 9201
www.powerint.com